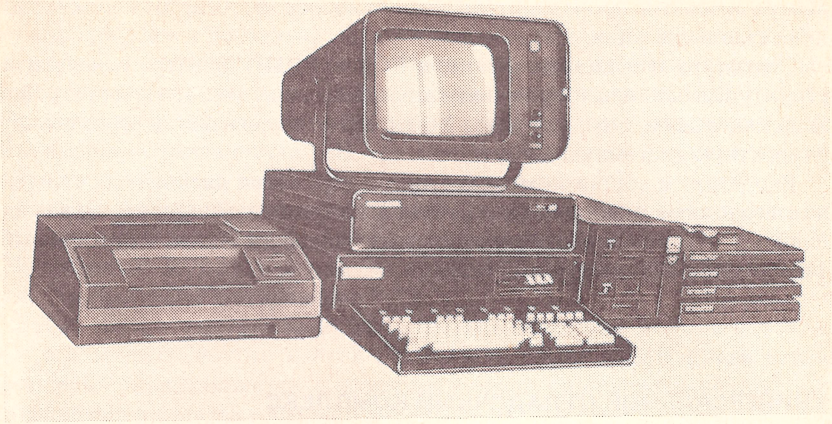

*Рис. 2.1.* Общий вид МИКРОСОТ

дый из которых имеет необходимую программную поддержку в виде комплекса отладочных программ.

Общий вид МИКРОСОТ представлен на рис. 2.1. В состав МИКРОСОТ входят: диалоговый вычислительный комплекс ДВК-2М; блоки эмуляторов БЭ-580; БЭ-816 и БЭ-810; комплексы отладочных программ КОП-580, КОП-816, КОП-810; модульный программатор БИС ППЗУ „Электроника МС9401' ; коннектор; кабель соединительный.

Комплекс поставляют как в полном составе, так и в конфигурации, определяемой пользователем в соответствии с его потребностями.

Функционально-модульный принцип построения МИКРОСОТ допускает расширение состава его программных и аппаратурных средств путем включения дополнительных блоков эмуляторов и соответствующих КОП для вновь разрабатываемых и перспективных типов МП и ОЭВМ.

Взаимное соединение составных частей комплекса осуществляется в соответствии со схемой соединений, представленной на рис. 2.2. Различные схемные эмуляторы и программатор подключаются к системной магистрали БВК поочередно. Необходимость в переключении аппаратурных средств возникает сравнительно редко, а затраты времени минимальны — достаточно переключить соединительный кабель от одного блока к другому.

Базовый вычислительный комплекс обеспечивает управление блоками эмуляторов и программатором, автоматизирует процесс подготовки, трансляции и отладки программ пользователя, обрабатывает и представляет пользователю в удобном для восприятия виде информацию о поведении отлаживаемой системы, обеспечивает документирование процесса отладки, осуществляет диалог с оператором.

Каждый блок эмулятора представляет собой физическую модель МП или ОЭВМ и памяти разрабатываемого МПУ. Назначение, функциональ-

55 к.

В СЕРИЮ

## „МИКРОПРОЦЕССОРНЫЕ БИС И ИХ ПРИМЕНЕНИЕ"

ВКЛЮЧЕНЫ КНИГИ:

1. *Басманов А. С., Широков Ю. Ф.* Микропроцессоры и однокристальные микро ЭВМ: Номенклатура и функциональные возможности.
2. *Домрачев В. Г., Иванов С. Н., Романов А. Ф., Чернышов Ю. Н.* Одноплатные микро ЭВМ.
3. *Гамкрелидзе С. А., Завьялов А. В., Мальцев П. П., Соколов В. Г.* Цифровая обработка информации на основе быстродействующих БИС.
4. *Муренко Л. Л., Чурков В. М., Широков Ю. Ф.* Программаторы запоминающих и логических интегральных микросхем.
5. *Домнин С. Б., Иванов Е. А., Муренко Л. Л.* Средства комплексной отладки микропроцессорных устройств.
6. *Белов А. М., Иванов Е. А., Муренко Л. Л.* Средства автоматизации программирования микропроцессорных устройств.
7. *Овчинников В. В.* Архитектура распределенных информационно-вычислительных микропроцессорных систем.
8. *Бойченко Е. В.* Методы схемотехнического проектирования распределенных информационно-вычислительных микропроцессорных систем.